|  |
| --- |
| 임베디드 설계 및 실험 |
| 실험 결과 보고서 |
| 7주차 3조 |

|  |
| --- |
|  |

**실험 내용**

목차

[7주차 실험 Schematic 2](#_Toc53887775)

[Clock 설정을 파악하고, 지정된 Clock으로 설정하기 3](#_Toc53887776)

[1. void SysInit(void) 3](#_Toc53887777)

[2. void SetSysClock(void) 3](#_Toc53887778)

[UART를 설정하고, 지정된 Baud rate로 설정하기 3](#_Toc53887779)

[1. void RCC\_Enable(void) 3](#_Toc53887780)

[2. void PortConfiguration(void) 3](#_Toc53887781)

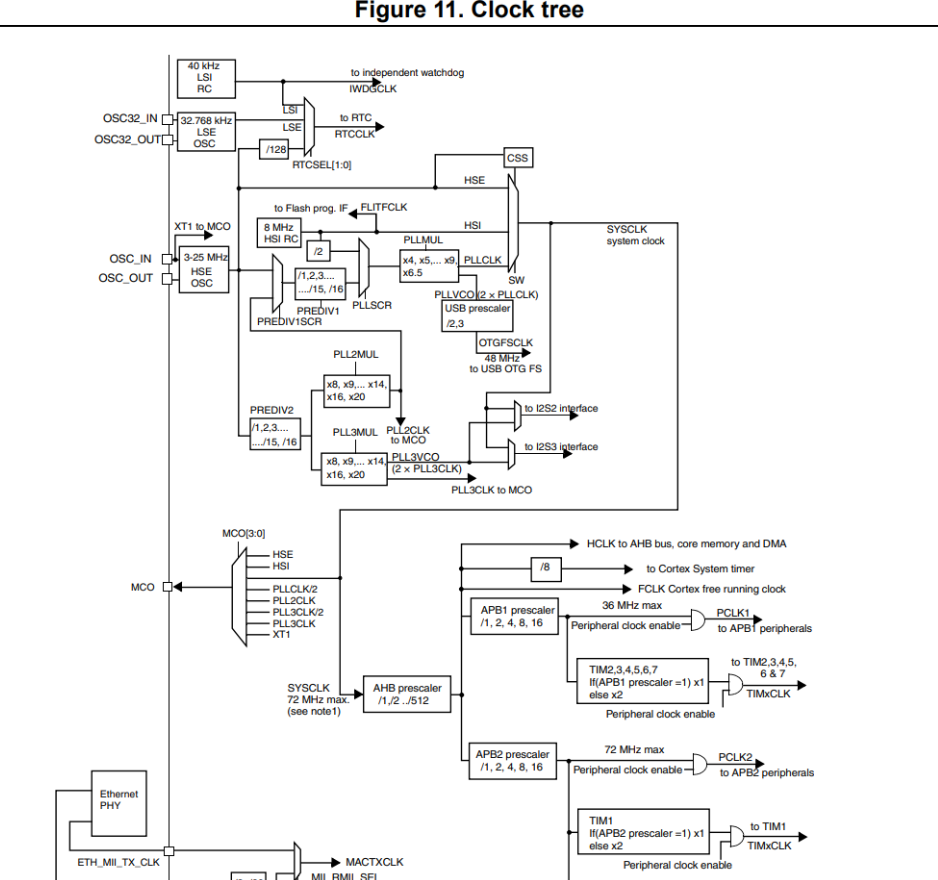
[3. void UartInit(void) 3](#_Toc53887782)

[Putty를 통해 데이터 출력 3](#_Toc53887783)

[1. void SendData(uint16\_t data) 3](#_Toc53887784)

[실행 결과 3](#_Toc53887785)

## 7주차 실험 Schematic



## Clock 설정을 파악하고, 지정된 Clock으로 설정하기

### void SysInit(void)

### void SetSysClock(void)

## UART를 설정하고, 지정된 Baud rate로 설정하기

### void RCC\_Enable(void)

### void PortConfiguration(void)

### void UartInit(void)

## Putty를 통해 데이터 출력

### void SendData(uint16\_t data)

## 실행 결과